三相逆變器實驗模組

PEK-130

使用手冊 ^{固緯料號} NO. 82EK-11000M01



ISO-9001 認證企業



本手冊所含資料受到版權保護,未經固緯電子實業股份有限公司預先授權,不得將手冊內任何章節影印、複製或翻譯成其它語言。

本手冊所含資料在印製之前已經過校正,但因固緯電子實業股份有 限公司不斷改善產品,所以保留未來修改產品規格、特性以及保養 維修程式的權利,不必事前通知。

H	· K 🛏
	$\Delta \mathbf{H}$
	ールレイト
	~~~

簡介		
	章節說明	9
<mark>實驗</mark> 1三相 S\	/PWM 逆變器	10
	實驗目的	10
	實驗原理	10
	電路模擬	21
	SimCoder 程式規劃及電路模擬	23
	實驗設備	
	實驗步驟	
	實驗結果	
<b>寶驗2</b> 三相獨	立式逆變器	
	實驗目的	
	實驗原理	
	電路模擬	
	SimCoder 程式規劃及電路模擬	50
	實驗設備	54
	實驗步驟	55
	實驗結果	57
實驗3三相並	網逆變器	63
	實驗目的	63
	實驗原理	63
	電路模擬	72
	SimCoder 程式規劃及電路模擬	75
	實驗設備	77
	實驗步驟	78
	實驗結果	

## G≝INSTEK

實驗4單相三臂式整流逆變器	84
實驗目的	84
實驗原理	84
電路模擬	91
SimCoder 程式規劃及電路模擬	93
實驗設備	94
實驗步驟	95
實驗結果	98
<mark>附錄 A PEK-130 電路圖</mark>	107
<mark>附錄 B C code</mark> 燒錄流程	118
<mark>附錄 C RS232 連線</mark>	127



PEK-130 為三相逆變器模塊(Three Phase Inverter Module),如圖 0.1 所示,為三相三線全橋逆變器 (Three Phase Three Wire Inverter)架構,其為全數位控制系統,實施方法如圖 0.2,目的在提供電力轉換器採用數位控制的學習平台,讓使用者透過 PSIM 軟體,除以模擬方式學習電力轉換器的原理、分析及設計外,亦可透過 PSIM 之 SimCoder 工具將控制電路轉換為數位控制程式,並可實際將以 DSP 取代之電路再作一次模擬,最後並可將透過模擬驗證過之控制程式燒錄於 DSP 晶片中,再透過 DSP 進行控制及通訊,以驗證所設計電路及控制器之正確性。



圖 0.1 三相逆變器實驗 模組



PEK-130 共可完成四個實驗,分別如下:

三相 SVPWM 逆變器(Three Phase SVPWM Inverter)

三相獨立式逆變器(Three Phase Stand-alone Inverter)

三相並網逆變器(Three Phase Grid-connected Inverter)

單相三臂式整流逆變器(Single Phase Three-arm Rectifier-Inverter)

進行實驗時除需要 PEK-130 本身外,仍需搭配 PEK-005A(輔助電源,如圖 0.3)與 PEK-006 (JTAG 燒錄器,如圖 0.4)並在 PTS-3000 的 實驗平台上完成,如圖 0.5。

圖 0.3 輔助電源模組



### G≝INSTEK

圖 0.4 JTAG 燒錄器



## **G**^{^w}**IIISTEK**



### **G**^W**INSTEK**

PEK-130 電路圖可參考附錄 A,可區分為功率電路、感測電路、驅動電路以及保護電路。其中感測電路分為兩部分,其一為測試點量測使用,另一部分為回授 DSP 控制使用,其衰減倍率各不相同,分別如下表 0-1 與 0-2,

	感測項目	感測比例
1	直流鍊電壓(VDC)	0.037
2	逆變器 A 相輸出電流(IO-A)	0.8
3	逆變器 B 相輸出電流(IO-B)	0.8
4	逆變器 C 相輸出電流(IO-C)	0.8
5	逆變器 A 相負載電流(IL-A)	0.8
6	逆變器 B 相負載電流(IL-B)	0.8
7	逆變器 C 相負載電流(IL-C)	0.8
8	逆變器輸出 AB 臂線電壓(VO-AB)	0.019
9	逆變器輸出 BC 臂線電壓(VO-BC)	0.019
10	逆變器輸出 CA 臂線電壓(VO-CA)	0.019
11	市電 AB 臂線電壓(VS-AB)	0.019
12	市電 BC 臂線電壓(VS-BC)	0.019
13	市電 CA 臂線電壓(VS-CA)	0.019

表 0.1 PEK-130 測試點的量測比例

表 0.2 PEK-130 DSP 的回授比例

	感測項目	感測比例
1	直流鍊電壓(VDC)	0.02
2	逆變器 A 相輸出電流(IO-A)	0.3
3	逆變器 B 相輸出電流(IO-B)	0.3
4	逆變器 C 相輸出電流(IO-C)	0.3
5	逆變器 A 相負載電流(IL-A)	0.3
6	逆變器 B 相負載電流(IL-B)	0.3
7	逆變器 C 相負載電流(IL-C)	0.3
8	逆變器輸出 AB 臂線電壓(VO-AB)	0.01
9	逆變器輸出 BC 臂線電壓(VO-BC)	0.01

## G≝INSTEK

## PEK-130 使用手册

10	逆變器輸出 CA 臂線電壓(VO-CA)	0.01
11	市電 AB 臂線電壓(VS-AB)	0.01
12	市電 BC 臂線電壓(VS-BC)	0.01
13	市電 CA 臂線電壓(VS-CA)	0.01

簡介

## 章節說明

章節安排如下

簡介	簡略介紹本模組的實驗方式、實驗項目、電路組 成以及各章節內容等。
實驗 1 三相 SVPWM 逆變 器	學習三相 SPWM、Space Vector PWM 等之原 理、三相逆變器模組之開迴路電壓及電流量測方 法,TI F28335 DSP IC 腳位規劃、DSP 之 PWM 及 A/D 模組設定、RS232 監控 DSP 內部信號之 方法等。
實驗 2 三相獨立式逆變器	學習三相逆變器之模式化方法、abc-dq等軸轉換 方法、電流迴路及電壓迴路控制器設計、RMS電 壓迴路設計、逆變器之硬體規劃及SimCoder程 式撰寫等。
實驗3 三相並網逆變器	學習三相市電並聯之鎖相迴路方法、電流迴路及 電壓迴路控制器設計、硬體規劃及並網之 SimCoder 程式撰寫等。
實驗4 單相三臂式整流逆 變器	電路由於有三臂,因此也可用於單相 on-line UPS,本實驗將學習 UPS 之工作模式、Rectifier 及 Inveter 之電流迴路及電壓迴路控制器設計、硬 體規劃及 SimCoder 程式撰寫等。





實驗目的

學習三相 SPWM、Space Vector PWM 等之原理、三相逆變器模組 之開迴路電壓及電流量測方法,TI F28335 DSP IC 腳位規劃、DSP 之 PWM 及 A/D 模組設定、RS232 監控 DSP 內部信號之方法等。

實驗原理

1.1 三相 SPWM

SPWM 弦波脈波寬度調變技術原理為由控制器產生的三相正弦波電 壓命令與三角波做比較,經過比較器,產生脈波寬度調變訊號驅動逆 變器,並使其輸出近似弦波且為等幅不等寬的電壓波形。根據弦波電 壓和三角波的大小和頻率,可定義為下列兩個指標,其一為調變指標 (Modulaton Index)為:

$$m_a = \frac{\hat{V}_{control}}{\hat{V}_{tri}} \tag{1.1}$$

式中 Vcontrol 為三相弦波電壓峰值大小, Vtri 為三角波峰值的大小。

其二為頻率調變比(Frequency modulation ratio),定義為:

$$m_f = \frac{f_s}{f_l} \tag{1.2}$$

式中 fs為三角波頻率,f1為弦波電壓頻率。

### **G**^W**INSTEK**



圖 1.1 以 A 相為例, 電壓 VAN 其基本波的峰值可用下式表示:

$$(\hat{V}_{AN})_1 = m_a \frac{V_d}{2}$$
(1.3)

則基本波線-線電壓大小(RMS)為:

$$V_{LL_1} = \frac{\sqrt{3}}{\sqrt{2}} (\hat{V}_{AN})_1$$

$$= \frac{\sqrt{3}}{2\sqrt{2}} m_a V_d$$

$$\equiv 0.612 m_a V_d \quad (1.4)$$

當 ma ≤1 時,稱為逆變器的線性調變區,亦即當輸入弦波電壓命令 的峰值比三角波峰值小時,輸入電壓大小會與逆變器輸出電壓基本波 的線-線電壓大小成正比。

#### 1.2 三相空間向量 PWM (Space Vector PWM, SVPWM)

空間向量脈波寬度調變即是利用電壓空間向量的觀念,藉由逆變器之 六個功率元件的開關切換狀態來產生旋轉的電壓向量空間,典型的三 相變頻器如圖1.3所示,其每相各有兩個開關元件置於上臂及下臂, 分別為上臂的S₁、S₃、S₅及下臂的S₂、S₄、S₆。在空間向量脈波寬度 調變的控制模式下,逆變器每相開關元件之導通狀態為互補式,即代 表若上臂導通則下臂截止,反之若上臂截止則下臂導通。

在控制上通常在開關導通前加入一延遲時間以避免上臂與下臂功率元件同時導通造成功率元件的損壞,此一延遲時間稱之為死區時間。

在此定義開關導通狀態 a、b、c 相每一臂之開關導通狀態,若 a=1 則代表上臂開關導通下臂開關截止,a=0則代表上臂開關截止下臂 開關導通。因此三相逆變器之輸出狀態共有八種,每一種狀態產生的 線對線電壓,相電壓之輸出結果(直流鏈電壓為 VDC)列於表 1.1。

圖 1.3

典型三相電力逆 變器之架構



### **G**^W**INSTEK**

表 1.1

三相逆變器切換 之狀態

Voltage	Swit	ching Ve	ectors	Line to neutral voltage			Line to line voltage		
Vectors	a	b	c	Van	V _{bn}	V _{cn}	$\mathbf{V}_{ab}$	V _{bc}	V _{ca}
V ₀	0	0	0	0	0	0	0	0	0
V ₁	1	0	0	2/3	-1/3	-1/3	1	0	-1
V ₂	1	1	0	1/3	1/3	-2/3	0	1	-1
V ₃	0	1	0	-1/3	2/3	-1/3	-1	1	0
V4	0	1	1	-2/3	1/3	1/3	-1	0	1
V ₅	0	0	1	-1/3	-1/3	2/3	0	-1	1
V ₆	1	0	1	1/3	-2/3	1/3	1	-1	0
V ₇	1	1	1	0	0	0	0	0	0

由表 1.1 可以得知,三相逆變器輸出之相電壓和線間電壓之關係,經 由座標軸轉換至  $a\beta$  平面上可得表 1.2,其轉換之關係式為:

$$\begin{bmatrix} V_{\alpha} \\ V_{\beta} \end{bmatrix} = \frac{2}{3} \begin{bmatrix} 1 & -\frac{1}{2} & -\frac{1}{2} \\ 0 & \frac{\sqrt{3}}{2} & -\frac{\sqrt{3}}{2} \end{bmatrix} \begin{bmatrix} V_{\alpha} \\ V_{b} \\ V_{c} \end{bmatrix}$$

表 1.2

開關切換狀態

	$V_{\alpha}$	$V_{eta}$
$ec{V_0}$	0	0
$\vec{V_1}$	$-\frac{V_{DC}}{3}$	$-\frac{V_{DC}}{3}$
$ec{V}_2$	$-\frac{V_{DC}}{3}$	$\frac{V_{DC}}{3}$
$\vec{V_3}$	$-\frac{2V_{DC}}{3}$	0
$ec{V_4}$	$\frac{2V_{DC}}{3}$	0
$ec{V_5}$	$\frac{V_{DC}}{3}$	$-\frac{V_{DC}}{\sqrt{3}}$
$\vec{V_6}$	$\frac{V_{DC}}{3}$	$\frac{V_{DC}}{\sqrt{3}}$
$\vec{V}_7$	0	0

因此藉由此八種開關切換狀態將可得到八種不同的電壓向量。此八個 電壓向量稱為基本電壓向量,分別為六個有效電壓向量 $\vec{V}_1 \cdot \vec{V}_2 \cdot$ 

### G^wINSTEK

 $\vec{V}_{3} \cdot \vec{V}_{4} \cdot \vec{V}_{5} \cdot \vec{V}_{6}$ 及兩個零向量 $\vec{V}_{0}$ 及 $\vec{V}_{7}$ 。因此可利用此六個有效電壓 向量將電壓空間平面分為六個區間,如圖 1.4 所示。其中 $\vec{V}_{ref}$ 為輸出 之參考電壓向量。



任何大小之輸出之參考電壓  $\vec{v}_{ref}$  可以用圖 1.4 之六個有效電壓向量中 之任兩個向量表示,而此輸出電壓在這兩個有效電壓向量之分量(導 通時間)可用代數方法求得。

1.3 軸轉換

#### (1) 靜止座標軸轉換

將三相 abc 靜止座標軸轉換至 aβ 靜止座標軸系統,此轉換稱為 Clark 轉換。依據圖 1.5 所示兩個座標系統之間的關係,得出如下(1.5) 式的座標轉換式:

$$\begin{bmatrix} f_a \\ f_{\beta} \\ f_o \end{bmatrix} = \begin{bmatrix} T \end{bmatrix} \begin{bmatrix} f_a \\ f_b \\ f_c \end{bmatrix}$$
(1.5)

其中:

 $f_{\alpha} \cdot f_{\beta} \cdot f_{\alpha}$ 為電壓及電流等在  $\alpha\beta$  軸下的變數量

 $f_a \cdot f_b \cdot f_c$ 為電壓及電流等在 abc 軸下的變數量

$$[T] = \frac{2}{3} \begin{bmatrix} 1 & -\frac{1}{2} & -\frac{1}{2} \\ 0 & \frac{\sqrt{3}}{2} & -\frac{\sqrt{3}}{2} \\ \frac{1}{2} & \frac{1}{2} & \frac{1}{2} \end{bmatrix}$$
 為座標軸矩陣

反之,將座標軸  $\alpha\beta$ 轉換至三相 abc 座標系統,此轉換稱為反 Clark 轉換,轉換公式可表示:

$$\begin{bmatrix} f_a \\ f_b \\ f_c \end{bmatrix} = [T]^{-1} \begin{bmatrix} f_a \\ f_\beta \\ f_o \end{bmatrix}$$
 (1.6)

其中:

$$[T]^{I} = \begin{bmatrix} I & 0 & I \\ -\frac{I}{2} & \frac{\sqrt{3}}{2} & I \\ -\frac{I}{2} & -\frac{\sqrt{3}}{2} & I \end{bmatrix}$$
為座標軸矩陣

以上為由三相 abc 座標系統與靜止座標系統之間關係式,其轉換矩陣 前的未定係數,若是採用非功率不變法則此為  $\frac{2}{3}$ ,若是採用功率不 變法則此為 $\sqrt{\frac{2}{3}}$ ,本文是採用非功率不變法則。此外,對於三相平衡 系統,因此在做靜止座標軸轉換時,零序分量  $f_o = \frac{1}{3}(f_a + f_b + f_c)$ 是可被 忽略的。圖 1.6 所示是採用 PSIM 模擬 abc 靜止座標軸轉換至  $a\beta$  靜 止座標軸之波形圖。



15

### **G**^WINSTEK



#### (2)同步旋轉座標軸轉換

前一節透過座標軸轉換將 abc 靜止座標系統轉換至 $\alpha\beta$  靜止座標軸系統,本節進一步將 $\alpha\beta$  靜止座標軸轉換至 DQ 同步旋轉座標軸系統,此轉換稱為 Park 轉換,此時假設三相系統為平衡,零軸分量可被忽略,並將 DQ 軸與 $\alpha\beta$  軸同時放在二維向量平面上,如圖 1.7 所示,此旋轉座標以 $\omega_e$ 角速度來旋轉,故可得座標轉換公式:

$$\begin{bmatrix} f_{\alpha} \\ f_{\beta} \end{bmatrix} = \begin{bmatrix} Q \end{bmatrix} \begin{bmatrix} f_{d} \\ f_{q} \end{bmatrix}$$
(1.7)

其中:

$$[Q] = \begin{bmatrix} \cos(\theta_e) & \sin(\theta_e) \\ -\sin(\theta_e) & \cos(\theta_e) \end{bmatrix}$$

反之,將旋轉座標系統 DQ 軸轉換至 αβ 座標系統,此轉換稱為反 Park 轉換,則轉換公式可表示:

$$\begin{bmatrix} f_d \\ f_q \end{bmatrix} = [\mathcal{Q}]^{-1} \begin{bmatrix} f_\alpha \\ f_\beta \end{bmatrix}$$
(1.8)

其中:

$$[Q]^{-1} = \begin{bmatrix} \cos(\theta_e) & -\sin(\theta_e) \\ \sin(\theta_e) & \cos(\theta_e) \end{bmatrix}$$
  
 $\theta_e 為 來角 , 可表示為 \theta_e = \int_0^t \omega_e dt + \theta_e(0)$ 

### **G**^W**INSTEK**



#### (3) 任意旋轉座標軸轉換

以上兩節知道靜止座標軸轉換與同步旋轉軸轉換,也可以由 abc 座標 系統投影至 DQ 座標軸上,如圖 1.8 所示,其可得座標轉換公式:

$$\begin{bmatrix} f_d \\ f_q \\ f_o \end{bmatrix} = \begin{bmatrix} R \end{bmatrix} \begin{bmatrix} f_a \\ f_b \\ f_c \end{bmatrix}$$
(1.9)

其中:

$$[R] = \frac{2}{3} \begin{bmatrix} \cos(\theta_e) & \cos(\theta_e - \frac{2\pi}{3}) & \cos(\theta_e + \frac{2\pi}{3}) \\ -\sin(\theta_e) & -\sin(\theta_e - \frac{2\pi}{3}) & -\sin(\theta_e + \frac{2\pi}{3}) \\ \frac{1}{2} & \frac{1}{2} & \frac{1}{2} \end{bmatrix}$$

反之,將旋轉座標系統 DQ 軸轉換至αβ 座標系統,此轉換稱為反 Park 轉換,則轉換公式可表示:

$$\begin{bmatrix} f_a \\ f_b \\ f_c \end{bmatrix} = \begin{bmatrix} R \end{bmatrix} \begin{bmatrix} f_d \\ f_q \\ f_o \end{bmatrix}$$
(1.10)

其中:

$$\begin{bmatrix} R \end{bmatrix}^{-1} = \begin{bmatrix} \cos(\theta_e) & -\sin(\theta_e) & 1\\ \cos(\theta_e - \frac{2\pi}{3}) & -\sin(\theta_e - \frac{2\pi}{3}) & 1\\ \cos(\theta_e + \frac{2\pi}{3}) & -\sin(\theta_e + \frac{2\pi}{3}) & 1 \end{bmatrix}$$

因此如果假設系統為一三相平衡系統,則零相分量  $f_o = \frac{1}{3}(f_a + f_b + f_c)$ ,可被忽略不計。

### G≝INSTEK



在進行上述 abc-dq 軸轉換之前,由於三相三線電路的電壓偵測電路 所偵測到的電壓為線電壓( $V_{ab} \times V_{bc} \times V_{ca}$ ),因此需利用以下線電壓對 相電壓 (Line-abc to Phase-abc) 之轉換以獲得  $V_{an} \times V_{bn} \oslash V_{cn}$ 等虛擬 相電壓:

$$\begin{bmatrix} V_{an} \\ V_{bn} \\ V_{cn} \end{bmatrix} = \frac{1}{3} \begin{bmatrix} 1 & 0 & -1 \\ -1 & 1 & 0 \\ 0 & -1 & 1 \end{bmatrix} \begin{bmatrix} V_{ab} \\ V_{bc} \\ V_{ca} \end{bmatrix}$$
(1.11)

#### 1.4 零序注入 SVPWM

以數位方式來實現逆變器之控制,通常會以空間向量 PWM (Space Vector PWM, SVPWM)來做為切換控制方式,因為其可以增進逆變器之電壓利用率及減少開關切換次數,然而其需要較多計算以決定開關導通及截止時間。零序注入 PWM 方式同樣可以達到 SVPWM 之優點,但計算簡單,因此近年來廣泛被採用。零序注入 PWM 原理如下,請參考圖 1.10,假設直流鏈電壓有一虛擬之中性點 o,則 A 臂及 B 臂相對於 o 點之電壓可表示為:

$$V_{ao} = V_{an} + V_{no} \tag{1.12}$$

$$V_{bo} = V_{bn} + V_{n0} \tag{1.13}$$

### G^wINSTEK

$$V_{ab} = V_{an} - V_{bn} \tag{1.14}$$

(1.14)指出線電壓中之 Vno將會因兩臂差動而消除,因可利用 Vno來增 進逆變器電壓之利用率。各臂相對於 o 點之電壓範圍如下:

$$\frac{-V_d}{2} \le V_{ao} \le \frac{V_d}{2} \tag{1.15}$$

因此

$$\frac{-V_d}{2} \le V_{an} + V_{no} \le \frac{V_d}{2} \tag{1.16}$$

由(1.16)可得 Vno 電壓的範圍如下:

$$\frac{-V_d}{2} - V_{an} \le V_{no} \le \frac{V_d}{2} - V_{an} \tag{1.17}$$

考慮 Van 的電壓範圍,則

$$\frac{-V_d}{2} - V_{\min} \le V_{no} \le \frac{V_d}{2} - V_{\max}$$
(1.18)

其中

$$V_{\max} = Max(V_{\text{an}}, V_{bn}, V_{cn})$$
(1.19)

$$V_{\max} = Max(V_{\text{an}}, V_{bn}, V_{cn})$$
(1.20)

若設定 Vno 如下,則稱為均零值零序注入:

$$V_{no} = -\frac{1}{2}(V_{\max} + V_{\min})$$
(1.21)

均零值零序注入 PWM 的控制電壓波形如圖 1.11 所示。本文將採用 此方法來實現 PWM,將(1.21)代入(1.12)可得:

$$v_{coni} = V_{coni} - \frac{1}{2} (V_{con, \max} + V_{con, nin}) (i=A, B, C)$$
 (1.22)

其中 $V_{coni}$ 為原控制電路計算得到之控制電壓, $v_{coni}$ 則為均零注入後之控制電壓。

## **GWINSTEK**



## 電路模擬

逆變器規格

$$\begin{split} DC \ Voltage \ V_d &= 100V \\ AC \ Voltage \ V_{LL} &= 50V_{rms} \\ F_s &= 18kHz \ , \ V_{tri} &= 10V_{pp} \ (PWM) \\ C_d &= 330uF \ , \ L &= 1mH \ , \ C &= 10uF \\ K_s &= 0.3 \ (current sensing factor) \\ K_v &= 0.01 \ (AC \ voltage \ sensing \ factor) \end{split}$$

 $K_v = 0.02$  (DC voltage sensing factor)

根據上述參數所建置之模擬電路如圖 1.12 所示,在線性負載下之模擬結果如圖 1.13 所示。



圖 1.12 逆變器 SPWM 及軸轉換模擬



圖 1.13 逆變器 SPWM 及軸轉換模擬結果

### SimCoder 程式規劃及電路模擬

以下進入第二階段,將上述類比控制器予以數位化,步驟如下:

(1) 主電路及感測建立

逆變器主電路及感測電路如圖 1.14 所示,需掌握感測值須在範 圍:DC:0~3V,AC:-1.5V~1.5V。



圖 1.14 逆變器主電路及感測電路

#### (2) DSP 硬體配置

如圖 1.15 所示,選擇 TI F28335 Target,並設定其 GPIO 接腳用途如下。本模組將用到 3 組 PWM、RS232 通訊埠、1 個 Digital Output 與 1 個 Digital Input。

Hardware Board Configura	ation			$\times$
Parameters Color				
Hardware Configuration for	TI F28335		Help	Unlock
Select All Unsele				
GPIO0 Digital Inp	ut 🗌 Digital Output 🔽 PWM			^
GPIO1 Digital Inp	ut 🗌 Digital Output 🔽 PWM	Capture		
GPIO2 Digital Inp	ut 🗌 Digital Output 🔽 PWM			
GPIO3 Digital Inp	ut 🗌 Digital Output 🔽 PWM	Capture		
GPIO4 Digital Inp	ut 🗌 Digital Output 🔽 PWM			
GPIO5 Digital Inp	ut 🗌 Digital Output 🔽 PWM	Capture		
GPIO6 Digital Inp	ut 🗌 Digital Output 🔽 PWM			
GPIO7 Digital Inp	ut 🗌 Digital Output 🔽 PWM	Capture		
GPIO8 Digital Inp	ut 🗌 Digital Output 🗐 PWM			
GPIO9 Digital Inp	ut 🗌 Digital Output 🗐 PWM	Capture		
GPIO 10 Digital Inp	ut 🗌 Digital Output 🗐 PWM			
GPIO11 Digital Inp	ut 🗌 Digital Output 🗐 PWM	Capture		
GPIO12 Digital Inp	ut 🗌 Digital Output 🗐 Trip-Zone			
GPIO13 Digital Inp	ut 🗌 Digital Output 🗐 Trip-Zone			
GPIO14 Digital Inp	ut 🗌 Digital Output 🗐 Trip-Zone			
GPIO15 Digital Inp	ut 🗌 Digital Output 🗐 Trip-Zone			
GPIO16 Digital Inp	ut 🗌 Digital Output 🗐 Trip-Zone			
GPIO17 Digital Inp	ut 🗌 Digital Output 🗐 Trip-Zone			~

圖 1.15 TI F28335 Target 硬體配置

#### (3) A/D Converter 設定

F28335 A/D Converter 分為 A、B 兩組,每組 8 通道,總計 16 通 道。本實驗感測直流電壓、交流輸出電壓、逆變器輸出電流及負載電 流等共計利用到其中之 10 通道,如圖 1.16(a)所示,這當中除了直流 輸入電壓為直流信號外,其餘均為交流信號,A/D Converter 內部 之設定如圖 1.16(b)所示。



圖 1.16 DSP A/D Converter 規劃: (a) 輸入信號連接圖, (b) 內部設定

#### (4) PWM 及其設定

PWM 程式及設定如圖 1.17(a)所示,電路包括零序均零注入及 PWM 模組,PWM 模組之設定則如圖 1.17(b)所示,其中使用上下數之三角 波,其頻率為 18kHz,振幅為-5V~+5V,空白時間為 1us。



(b)

圖 1.17 PWM 程式設定: (a)零序均零注入 PWM, (b) PWM 模組設定

#### (5) 通訊設定

為了在實作過程量測 DSP 控制程式中的信號以便於確認控制器工作 是否正確, PSIM 提供 RS232 之 I/O 介面,本實驗之通訊程式如圖 1.18 所示,圖 1.18(a)顯示欲藉由 SCI 觀測之訊號,圖 1.18(b)顯示 SCI 模組之設定,包括通訊埠、通訊速度、除錯及緩衝之記憶體容量 等。

(a)	sVo_wu 🖂-	SCI PSM_Vo_ca		_lod
( )	sVo_vw 🖂-	SCIT PSM_Vo_bc	Iodc	_lodc
	sVo_uv 🖂-	SCI F28335 PSM_Vo_ab		l_loq
	sci sIL_u	F28335 PSM_IL_a		_loqc
	F28335 SIL_V	SCI F28335 PSM_IL_b		/I_Voq 1_Voqc
	sIL_w 🖵	- <mark>∫ sči[™]</mark> PSM_IL_c		M Vod
	slo_w —	SCIT PSM_Io_c		M_Vode
	slo_v 🖂-	SCI PSM_Io_b		h rms
	slo_u 🖵	→ sči [™] F28335 PSM_lo_a		c rms
	Vcona ZOH	SCIT PSM_Vcona		- a_rms
	Vconb zon	F28335 PSM_Vconb		
	Vconc ZOH	F28335 PSM_Vconc		
(b)	SCI Configuration		×	
.,	Parameters Other Info C	olor		
	SCI configuration (TI F2833	5)	Help	
			Display	
	Name	PSM_F28335_COMMC	-G2 🗖	
	SCI Port	SCIC (GPIO62, 63)	▼ □ 1	
	Speed (bps)	115200	▼ □ 1	
	Parity Check	None	• <b>- -</b>	
	Output Buffer Size	4000		

圖 1.18 通訊程式: (a)觀測信號, (b)SCI 模組設定

#### (6) 模擬驗證

上述各個步驟之數位控制程式整合後亦可以進行模擬,以 SimCoder 建立之三相 SVPWM 模擬電路如圖 1.19 所示,模擬結果如圖 1.20、 圖 1.21 所示,將 SPWM 轉換成 SVPWM 模擬結果如圖 1.22 所示。



圖 1.19 以 SimCoder 建立之逆變器 SVPWM 模擬電路



圖 1.20 以 SimCoder 建立之逆變器 SVPWM 模擬結果



圖 1.21 SVPWM 之輸出電壓、輸出電流模擬結果



圖 1.22 SPWM 與 SVPWM 模擬結果

以 SimCoder 建立之零序注入 PWM 模擬電路圖,如圖 1.23 所示, 此方法乃針對 SVPWM 計算過於複雜、較難使用之缺點所提出,模 擬結果如圖 1.24、圖 1.25 所示; SPWM、零序注入 PWM 與均值零 序信號模擬比較結果,如圖 1.26 所示。



圖 1.24 以 SimCoder 建立之零序注入 PWM 模擬結果



2 0 -2 0.075 0.087 Trme (s)

圖 1.25 零序注入 PWM 之輸出電壓、輸出電流模擬結果圖

圖 1.26 SPWM、零序注入 PWM 與均值零序信號模擬比較結果 整合之程式經模擬驗證無誤後,接著可利用 PSIM 之 SimCoder 工具 將控制程式轉換為 C code。

實驗設備

本實驗所需設備如下:

PEK-130一台

PEK-005A 一台

PEK-006一台

PTS-3000 一台(其中使用 GDS-2204E, PSW160-7.2, GPL-300A)

PC一台

## 實驗步驟

實驗接線圖如圖 1.27,請依此圖完成接線。



圖 1.27 實驗一接線圖

接線完畢後,先確認 PEK-130 開關為 OFF,之後開啟 PEK-005A 的開關,開啟後 DSP 的紅色顯示燈亮起,如圖 1.28,此時表示 DSP 電源正常。



圖 1.28 DSP 正常工作畫面

將"PEK-130_Lab1_SVPWM_V11.0.3.psimsch"程式燒入 DSP 中,請 依照附錄 B(燒錄流程)進行燒錄,再請依照附錄 C(RS232 連線)進行連 線。

示波器探棒分別接至 Vo-AB, Vo-BC, Vo-CA 上, 如圖 1.29



圖 1.29 示波器探棒接線圖

PSW160-7.2 設定為電壓 100V,電流 3A,GPL-300A 電源開啟後, Three Phase Load 設定為 Resistance Load,1TS,2TS 設定為 OFF, 3TS 設定為 ON,此時為空載,如圖 1.30。



圖 1.30 PSW 160-7.2 與 GPL-300A 設定圖

設定完畢後,PSW 電源輸出後,將 PEK-130 開關開啟。

實驗結果

#### (1) 三相 SVPWM

圖 1.31 (a)為空載時所看到的電壓波形,圖 1.31(b)為空載時從 RS232 回傳到電腦端看到的結果。



圖 1.31 (a)空載時所看到的電壓波形(b)從 RS232 回傳到電腦端看到的結果

以上為空載測試,量測加載輸出時,PSW 160-7.2 設定輸出不變,將 GPL-300A的1TS、2TS與3TS設定為ON,此時為滿載,如圖1.32 所示。圖1.33 (a)為滿載時 Test Pin Vo-AB, Vo-BC, Vo-CA上所看到 的電壓波形,圖1.33(b)為滿載時從 RS232 回傳到電腦端看到的結 果。




圖 1.33(a) 滿載時所看到的電壓波形(b)從 RS232 回傳到電腦端看到的結果圖

量測電流時,將量測探棒放置 Test Pin Io-A, Io-B, Io-C 處,圖 1.34(a) 為滿載時所看到的電流波形,圖 1.34(b)為滿載時從 RS232 回傳到電 腦端看到的結果。



圖 1.34(a) 滿載時所看到的電流波形 (b) 從 RS232 回傳到電腦端看到的結果。

實驗結束後,關閉 PEK-130 啟動鈕,再將 GPL-300A 轉至 OFF 檔,而後關閉 PSW 160-7.2。

#### (2) 零序注入 PWM

將 PSIM 程式檔改由"PEK-130_Lab1_ZSVPWM_V11.0.3.psimsch" 取代,重複上述實驗步驟。

圖 1.35 為 SPWM、零序注入 PWM 與均值零序信號回傳到電腦端看 到的結果,圖 1.36 (a)為空載時所看到的電壓波形,圖 1.36(b)為空載 時從 RS232 回傳到電腦端看到的結果。

# G≝INSTEK



圖 1.36 (a)為空載時 Vo-AB, Vo-BC, Vo-CA 所看到的電壓波形 (b)為空載時 從 RS232 回傳到電腦端看到的結果

以上為空載測試,量測加載輸出時,PSW 160-7.2 設定輸出不變,將 GPL-300A的1TS、2TS與3TS設定為ON,此時為滿載,如圖1.32 所示。圖1.37(a)為滿載時所看到的電壓波形,圖1.37(b)為滿載時從 RS232回傳到電腦端看到的結果。



### G≝INSTEK

圖 1.37 (a) 為滿載時 Vo-AB, Vo-BC, Vo-CA 所看到的電壓波形 (b) 為滿載 時從 RS232 回傳到電腦端看到的結果。

測試電流時,將測試探棒放置 Test Pin Io-A, Io-B, Io-C 處,圖 1.38(a) 為滿載時所看到的電流波形,圖 1.38(b)為滿載時從 RS232 回傳到電 腦端看到的結果。



圖 1.38(a) 滿載時 Io-A, Io-B, Io-C 所看到的電流波形 (b) 從 RS232 回傳到 電腦端看到的結果。



## 實驗目的

學習三相逆變器之模式化方法、abc-dq等軸轉換方法、電流迴路及 電壓迴路控制器設計、RMS 電壓迴路設計、逆變器之硬體規劃及 SimCoder 程式撰寫等。

### 實驗原理

2.1 三相三線式逆變器之模式化與控制方法模型推導 三相三線式的逆變器電路如圖 2.1 所示,其中 n 為虛擬之電壓中性 點。傳統之控制方法為採用雙迴路電感電流控制亦如圖 2.1 所示,由 逆變器電路可得:

$$L\frac{dI_{oA}}{dt} = V_{AN} - V_{an} - V_{nN} \tag{2.1}$$

$$L\frac{dI_{oB}}{dt} = V_{BN} - V_{bn} - V_{nN}$$
(2.2)

$$L\frac{dI_{oC}}{dt} = V_{CN} - V_{cn} - V_{nN}$$
(2.3)

$$C\frac{dV_{an}}{dt} = I_{oA} - I_{LA} \tag{2.4}$$

$$C\frac{dV_{bn}}{dt} = I_{oB} - I_{LB} \tag{2.5}$$

$$C\frac{dV_{cn}}{dt} = I_{oC} - I_{LC}$$
(2.6)

### G≝INSTEK

由於三線式電路滿足:

$$I_{oA} + I_{oB} + I_{oC} = 0 (2.7)$$

(2.1)+(2.2)+(2.3)並利用(2.7)可得:

$$V_{nN} = \frac{(V_{AN} + V_{BN} + V_{CN}) - (V_{an} + V_{bn} + V_{cn})}{3}$$
(2.8)

將(2.8)代回(2.1)~(2.3)可得:

$$\begin{bmatrix} L \frac{dI_{oA}}{dt} \\ L \frac{dI_{oB}}{dt} \\ L \frac{dI_{oC}}{dt} \end{bmatrix} = \frac{2}{3} \begin{bmatrix} 1 & -\frac{1}{2} & -\frac{1}{2} \\ -\frac{1}{2} & 1 & -\frac{1}{2} \\ -\frac{1}{2} & -\frac{1}{2} & 1 \end{bmatrix} \begin{pmatrix} V_{AN} \\ V_{BN} \\ V_{CN} \end{bmatrix} - \begin{bmatrix} V_{an} \\ V_{bn} \\ V_{cn} \end{bmatrix})$$
(2.9)

$$\begin{bmatrix} I_{capa} \\ I_{capb} \\ I_{capc} \end{bmatrix} = \begin{bmatrix} C \frac{dV_{an}}{dt} \\ C \frac{dV_{bn}}{dt} \\ C \frac{dV_{cn}}{dt} \end{bmatrix} = \begin{bmatrix} 1 & 0 & 0 \\ 0 & 1 & 0 \\ 0 & 0 & 1 \end{bmatrix} \begin{bmatrix} I_{oA} \\ I_{oB} \\ I_{oC} \end{bmatrix} - \begin{bmatrix} 1 & 0 & 0 \\ 0 & 1 & 0 \\ 0 & 0 & 1 \end{bmatrix} \begin{bmatrix} I_{LA} \\ I_{LB} \\ I_{LC} \end{bmatrix}$$
(2.10)

其中(i=A, B, C)為A、B與C 臂之輸出電壓,逆變器最常採用之切換 控制方式為三相正弦式 PWM(Sinusoidal PWM, SPWM),三相各臂 使用相移 120 度的控制電壓(*v*_{conA}、*v*_{conB}、*v*_{conC})分別與三角波(*v*_{tri})比較 以觸發三臂之開關,各臂之輸出電壓可表示如(2.11)所示:

$$V_{iN} = (\frac{1}{2} + \frac{V_{coni}}{2v_{tm}})V_d (i=A, B, C)$$
(2.11)

其中 vtm 為三角波之振幅,將 (2.11)代入(2.9)可得(2.12):

$$\begin{bmatrix} L\frac{dI_{oA}}{dt}\\ L\frac{dI_{oB}}{dt}\\ L\frac{dI_{oC}}{dt} \end{bmatrix} = \frac{V_d}{3v_{tm}} \begin{bmatrix} 1 & -\frac{1}{2} & -\frac{1}{2}\\ -\frac{1}{2} & 1 & -\frac{1}{2}\\ -\frac{1}{2} & -\frac{1}{2} & 1 \end{bmatrix} \begin{bmatrix} V_{conA}\\ V_{conB}\\ V_{conC} \end{bmatrix} - \frac{2}{3} \begin{bmatrix} 1 & -\frac{1}{2} & -\frac{1}{2}\\ -\frac{1}{2} & 1 & -\frac{1}{2}\\ -\frac{1}{2} & -\frac{1}{2} & 1 \end{bmatrix} \begin{bmatrix} V_{an}\\ V_{bn}\\ V_{cn} \end{bmatrix}$$
(2.12)



#### 2.2 軸轉換

由(2.12)所得三相 SPWM 控制電壓與各相電流之關係可知,各相電流 控制不僅受該相控制電壓決定,亦受其他相控制電壓影響,亦即各相 電流之控制並未解耦,因此若直接在 abc 靜止框上來設計控制器,在 三相不平衡條件下,各相間將相互影響,控制之性能將受影響。為克 服此問題,一般常用之方法為利用座標軸轉換方法將其數學模型予以 解耦,如圖 2.2 所示之 a、b、c 三座標軸為一靜止框,可用以表示 三相逆變器之相電壓及相電流等分量,而α、β則為兩相之靜止框, 其可以將三相各差 120 度之交流量轉換為兩相各差 90 度之交流量。 直、交(d、q)軸與零軸為同步旋轉座標,在三相平衡狀態下,零軸量 為零,可簡化為垂直之 qd 二軸,三相 abc 靜止座標軸與兩相 dq0 同 步旋轉座標軸之公式為:

$$\begin{bmatrix} f_d \\ f_q \\ f_0 \end{bmatrix} = \frac{2}{3} \begin{bmatrix} \cos\theta & \cos(\theta - \frac{2\pi}{3}) & \cos(\theta + \frac{2\pi}{3}) \\ \sin\theta & \sin(\theta - \frac{2\pi}{3}) & \sin(\theta + \frac{2\pi}{3}) \\ \frac{1}{2} & \frac{1}{2} & \frac{1}{2} \end{bmatrix} \begin{bmatrix} f_a \\ f_b \\ f_c \end{bmatrix} \begin{bmatrix} \cos\theta & \sin\theta & 1 \\ \cos(\theta - \frac{2\pi}{3}) & \sin(\theta - \frac{2\pi}{3}) & 1 \\ \cos(\theta + \frac{2\pi}{3}) & \sin(\theta + \frac{2\pi}{3}) & 1 \end{bmatrix} \begin{bmatrix} f_d \\ f_q \\ f_0 \end{bmatrix}$$
(2.13)

其中

 $\theta = \omega t$ 

(2.15)



圖 2.2 各式坐標軸

利用(2.13)及(2.14)之軸轉換公式代入(2.10)、(2.12)可以推出圖 2.1 三 相三線式逆變器之狀態方程式為:

$$\begin{bmatrix} L \frac{dI_{od}}{dt} \\ L \frac{dI_{oq}}{dt} \\ L \frac{dI_{o0}}{dt} \end{bmatrix} = \frac{V_d}{2V_{tm}} \begin{bmatrix} 1 & 0 & 0 \\ 0 & 1 & 0 \\ 0 & 0 & 1 \end{bmatrix} \begin{bmatrix} V_{cond} \\ V_{conq} \\ V_{con0} \end{bmatrix} - \begin{bmatrix} 1 & 0 & 0 \\ 0 & 1 & 0 \\ 0 & 0 & 1 \end{bmatrix} \begin{bmatrix} V_{od} \\ V_{oq} \\ V_{o0} \end{bmatrix} - \begin{bmatrix} 0 & \omega L & 0 \\ -\omega L & 0 & 0 \\ 0 & 0 & 0 \end{bmatrix} \begin{bmatrix} I_{od} \\ I_{oq} \\ I_{o0} \end{bmatrix}$$
(2.16)

$$\begin{bmatrix} C \frac{dV_{od}}{dt} \\ C \frac{dV_{oq}}{dt} \\ C \frac{dV_{oq}}{dt} \\ C \frac{dV_{o0}}{dt} \end{bmatrix} = \begin{bmatrix} 1 & 0 & 0 \\ 0 & 1 & 0 \\ 0 & 0 & 1 \end{bmatrix} \begin{bmatrix} I_{od} \\ I_{oq} \\ I_{o0} \end{bmatrix} - \begin{bmatrix} 1 & 0 & 0 \\ 0 & 1 & 0 \\ 0 & 0 & 1 \end{bmatrix} \begin{bmatrix} I_{od} \\ I_{oq} \\ I_{o0} \end{bmatrix} - \begin{bmatrix} 0 & \omega C & 0 \\ -\omega C & 0 & 0 \\ 0 & 0 & 0 \end{bmatrix} \begin{bmatrix} V_{od} \\ V_{oq} \\ V_{o0} \end{bmatrix}$$
(2.17)

其中 V_{coni}(*i=d*, *q*)為 *dq* 軸 PWM 之控制電壓, V_{tm}為 PWM 三角波之振幅。

在進行上述 *abc-dq* 軸轉換之前,由於三相三線電路的電壓偵測電路 所偵測到的電壓為線電壓( $V_{ab}$ ,  $V_{bcr}$ ,  $V_{ca}$ ),因此需利用以下線電壓對相 電壓 (Line-*abc* to Phase-*abc*) 之轉換以獲得(2.12)中之  $V_{an} \cdot V_{bn}$ 及  $V_{cn}$ 等虛擬相電壓:

$$\begin{bmatrix} V_{an} \\ V_{bn} \\ V_{cn} \end{bmatrix} = \frac{1}{3} \begin{bmatrix} 1 & 0 & -1 \\ -1 & 1 & 0 \\ 0 & -1 & 1 \end{bmatrix} \begin{bmatrix} V_{ab} \\ V_{bc} \\ V_{ca} \end{bmatrix}$$
(2.18)

#### 2.3 電流控制器設計

利用(2.16)可以設計逆變器之電流控制器如圖 2.3 所示,其中  $d \cdot q$ 軸 之電流均會對另一軸產生擾動,因此圖 2.3 乃藉由前向控制信號  $v_{fP}$ 用以消除此擾動。而另一前向控制信號  $v_{fP}$ 則用以消除該相輸出電壓 對電流迴路之擾動。 $kv \gtrsim ks$ 分別為電壓及電流之感測增益,電流誤 差放大器  $G_I$ 可採用  $P \cdot PI$ 或二類誤差放大器來設計,若採用 P 控制  $(G_I=k_I)$ ,則電流迴路之響應可由電流迴授迴路求得為:

$$\frac{i_{o,i}^{*}}{i_{o,i}} = \frac{\frac{k_{pwm}k_{s}k_{1}}{L}}{s + \frac{k_{pwm}k_{s}k_{1}}{L}} = \frac{u_{I}}{s + u_{I}}, i = d, q$$
(2.19)

### G INSTEK

此處 ui即為電流迴路之頻寬:

$$u_I = \frac{k_{pwm}k_sk_1}{L} \tag{2.20}$$



圖 2.3 逆變器之電流控制迴路: (a)d 軸, (b)q 軸

#### 2.4 電壓控制器

逆變器之電壓迴路控制方塊圖如圖 2.4 所示,其中之電力電路方塊乃 利用(2.17)所繪。此外假設電流迴路響應之頻寬(u)要較電壓迴路頻寬 高四倍以上,則電流迴路之響應(2.19)在分析電壓迴路響應時可以被 視為1。電壓控制器亦採用前向控制與回授控制並用,由於有感測負 載電流,因此逆變控制器利用感測之負載電流加入電流命令中用以直 接消除負載電流對於電壓迴路之擾動,另外亦利用電壓命令(vod*及  $v_{oq}$ *)乘上 aC 並加入其他軸之電流命令以消除電容電流(aCVod 及 aCVod)之擾動。而電壓回授控制器 Gv則為二類誤差放大器,其乃由 一回授比例積分控制器與一電壓回授信號之低通濾波器(LPF)所組 成。電壓迴路波德圖如圖 2.3(c)所示,一般將電壓迴路之頻寬置於電 流迴路頻寬之 1/4。為了獲致良好之電壓調整率,且在三相負載不平衡下亦能獲致三相電壓平衡,各個線電壓必須能夠個別調整其 RMS 值。圖 2.5 為電壓均方根值控制器,其個別計算三輸出線電壓之均方 根值(vabm, vbcm, vcan),再與均方根值的命令 vcm*比較及經過 Gm 調整 後產生一振幅修正信號(Am1 Am2, Am3)用以修正原來線電壓的振幅命 令 Am0,得到最終之線電壓振幅命令 Amab、Ambc、Amca等,其再與經 過 30 度相對於虛擬相電壓相移之三相正弦波 sin( $ot+\pi/6$ )、sin( $ot-\pi/2$ )、sin( $ot+5\pi/6$ )等相乘後得到三相線電壓之瞬時電壓命令,最後再 經由 Line-abc 到 Phase-abc 轉換及 abc-dq 軸轉換得到最終電壓迴路之 命令  $v_{od}$ *及  $v_{oa}$ *。



(a)





圖 2.4 逆變器之電壓控制迴路: (a)d 軸, (b)q 軸, (c)電壓迴路波德圖



圖 2.5 電壓均方根值控制器

## 電路模擬

將以如下規格 250W 之逆變器來驗證上述各式控制方法:

- 逆變器規格  $R_a/R_b/R_c = 20 \text{ ohm}$ ,不平衡負載  $R_a/R_b/R_c = 20/10/10 \text{ ohm}$ 
  - DC Voltage  $V_d = 100V$  · AC Voltage  $V_{LL} = 50V_{rms}$
  - $F_s = 18 kHz$ ,  $V_{tri} = 10 Vpp (PWM)$ ,  $C_d = 330 uF$ , L = 1 mH, C = 10 uF
  - $K_s = 0.3$  (current sensing factor)
  - K_v = 0.01 (AC voltage sensing factor)
  - K_v = 0.02 (DC voltage sensing factor)

#### PSIM 模擬

根據上述參數所建制之模擬電路如圖 2.6 所示,在線性平衡負載下之 模擬結果如圖 2.7、2.8 所示,將負載調整為不平衡負載 R_a/R_b/R_c = 20/10/10 ohm 如圖 2.9 所示,在線性不平衡負載下之模擬結果如圖 2.10、2.11 所示,其顯示在負載不平衡下 dq 軸電流均含有二次漣 波,電壓及電流均能緊密追隨其命令。



圖 2.7 線性平衡負載下之輸出電壓、輸出電流模擬結果



圖 2.8 線性平衡負載下之 D 軸與 Q 軸模擬結果



圖 2.9 三相逆變器 Stand-alone 不平衡負載模擬電路



圖 2.10 不平衡負載控制迴路之電壓及電流追蹤波形模擬結果



圖 2.11 不平衡負載輸出電壓、輸出電流模擬結果

# SimCoder 程式規劃及電路模擬

以 SimCoder 建立之三相逆變器 Stand-alone 模擬電路如圖 2.12 所示,在線性平衡負載模擬結果如圖 2.13、圖 2.14 所示,圖 2.15 為以 SimCoder 建立之三相逆變器 Stand-alone 不平衡負載模擬電路,在線性不平衡負載下之模擬結果如圖 2.16、2.17 所示。



圖 2.12 以 SimCoder 建立之三相逆變器 Stand-alone 模擬電路









圖 2.14 以 SimCoder 建立之三相逆變器 Stand-alone 之 D 軸、Q 軸模 擬結果

# G≝INSTEK



圖 2.15 以 SimCoder 建立之三相逆變器 Stand-alone 不平衡負載模擬 電路





1.2 0.8 0.4 0 PSM Voc PSM_Vodd PSM_Voq PSM_Vog 0.5 0.4 0.3 0.2 0.1 0.1 Vobc_rms Voca_rms 60 55 50 45 40 0.325 0.35 0.375 Time (s) 0.4 0.425

圖 2.16 不平衡負載之輸出電壓、輸出電流及 Vcon模擬結果

#### 圖 2.17 不平衡負載 RMS 值與電壓、電流之 D 軸 Q 軸模擬結果

實驗設備

本實驗所需設備如下:

PEK-130 一台

PEK-005A 一台

PEK-006 一台

PTS-3000 一台(其中使用 GDS-2204E, PSW160-7.2, GPL-300A)

PC一台

### 實驗步驟

實驗接線圖如圖 2.18,請依此圖完成接線。



圖 2.18 實驗二接線圖

接線完畢後,先確認 PEK-130 開關為 OFF,之後開啟 PEK-005A 的開關,開啟後 DSP 的紅色顯示燈亮起,如圖 2.19,此時表示 DSP 電源正常。



圖 2.19 DSP 正常工作畫面

將"PEK-130_Lab2_V11.0.3"程式燒入 DSP 中,請依照附錄 B(燒錄流 程)進行燒錄,再請依照附錄 C(RS232 連線)進行連線。 將示波器探棒分別接至 Vo-AB, Vo-BC, Vo-CA 上,如圖 2.20



圖 2.20 示波器探棒接線圖

PSW160-7.2 設定為電壓 100V, 電流 3A, GPL-300A 電源開啟後, Three Phase Load 設定為 Resistance Load, 1TS,2TS 設定為 OFF, 3TS 設定為 ON,此時為空載,如圖 2.21。



圖 2.21 PSW 160-7.2 與 GPL-300A 設定圖 設定完畢後, PSW 電源輸出後,將 PEK-130 開關開啟。

## G≝INSTEK

實驗結果

#### (1) 三相逆變器 Stand-alone 線性平衡負載





以上為空載測試,量測加載輸出時,PSW 160-7.2 設定輸出不變,將 GPL-300A的1TS與3TS設定為ON,2TS設定為OFF,此時為半 載,如圖2.23所示。圖2.24(a)為半載時Test Pin Vo-AB, Vo-BC, Vo-CA上所看到的電壓波形,2.24(b)為半載時從RS232回傳到電腦 端看到的結果。





圖 2.24(a) 半載時電壓輸出波形(b)從 RS232 回傳到電腦端的結果圖

測試輸出電流時,將測試探棒放置 Test Pin Io-A, Io-B, Io-C 處,圖 2.25(a)為半載時所看到的電流波形,圖 2.25(b)為半載時從 RS232 回 傳到電腦端看到的結果。



圖 2.25(a) 半載時電流輸出波形 (b)從 RS232 回傳到電腦端的結果。

同時可透過 PSIM 的 DSP 示波器做控制信號的即時觀測,圖 2.26 顯示為控制迴路 dq 軸電壓命令及追蹤,圖 2.27 顯示為控制迴路 dq 軸 電流追蹤,圖 2.28 顯示為三相控制命令,圖 2.29 三相線電壓均方根 值



# **GWINSTEK**



實驗結束後,關閉 PEK-130 啟動鈕。

### (2) 三相逆變器 Stand-alone 線性不平衡負載

接續上個實驗,量測不平衡負載輸出時,GPL-300A的負載調整至不 平衡負載( $R_a/R_b/R_c = 20/10/10$  ohm),如圖 2.30 所示,再接著開啟 PEK-130 啟動鈕,將測試探棒放置 Test Pin Vo-AB, Vo-BC, Vo-CA 處。圖 2.31 (a)為不平衡負載時 Test Pin Vo-AB, Vo-BC, Vo-CA 上所 看到的電壓波形,圖 2.31(b)從 RS232 回傳到電腦端看到的結果。





圖 2.31 (a) 不平衡負載電壓輸出波形 (b)從 RS232 回傳到電腦端的結果。

測試輸出電流時,將測試探棒放置 Test Pin Io-A, Io-B, Io-C 處,圖 2.32(a)為不平衡負載的電流輸出波形,圖 2.32(b)為從 RS232 回傳到 電腦端看到的結果。



圖 2.32 (a) 不平衡負載電流輸出波形 (b)從 RS232 回傳到電腦端的結果。

透過 PSIM 的 DSP 示波器做控制信號的即時觀測,圖 2.33 顯示為控制迴路 dq 軸電壓命令及追蹤,圖 2.34 顯示為控制迴路 dq 軸電流追蹤,圖 2.35 三相線電壓均方根值,圖 2.36 顯示為三相控制命令。

# **GWINSTEK**



實驗結束後,關閉 PEK-130 啟動鈕,而後關閉 PSW 160-7.2,再將 GPL-300A 轉至 OFF 檔。



## 實驗目的

學習三相市電並聯原理、鎖相迴路方法、電流迴路及電壓迴路控制器 設計、硬體規劃及並網之 SimCoder 程式撰寫等。

## 實驗原理

3.1 簡介

三相市電並聯逆變器為許多再生能源發電系統、儲能系統等與電網介面所必須,此系統可能包含多級電路,本實驗著重市電並聯逆變器之控制,因此電路架構簡化如圖 3.1 所示僅顯示逆變器部分,其中輸入之電流 I_a,乃用以表示前一級電路所產生之電流。逆變器採用雙迴路控制,外迴路為直流電壓控制迴路,內迴路則為電感電流控制迴路,此外逆變器並網的電流需與市電電壓同步,因此尚需一鎖相迴路(Phase Lock Loop, PLL)控制。



#### 3.2 電流迴路設計

三相市電並聯逆變器的等效電路模型與前述 Lab 2 獨立式逆變器之模型相同,可以藉由 abc-dq 軸轉換將電路轉換至同步旋轉框以簡化控制器之設計,在 dq 軸下逆變器之電流控制器如圖 3.2 所示,其中 d、 q 軸之電流均會對另一軸之電流迴路產生擾動,因此圖 3.2 乃藉由前向控制信號 vf2 用以消除此擾動。而另一前向控制信號 vf1 則用以消除該相輸出電壓對電流迴路之擾動。k。及 k。分別為電壓及電流之感測增益,電流誤差放大器 G1 可採用 P、PI 或二類誤差放大器來設計,若採用 P 控制(G1=k1),則電流迴路之響應可由電流迴授迴路求得為:

$$\frac{i_{o,i}^{*}}{i_{o,i}} = \frac{\frac{k_{pwm}k_{s}k_{1}}{L}}{s + \frac{k_{pwm}k_{s}k_{1}}{L}} = \frac{u_{I}}{s + u_{I}}, i = d, q$$
(3.1)

此處 ui即為電流迴路之頻寬:

$$u_I = \frac{k_{pwm}k_sk_1}{L} \tag{3.2}$$

其可以利用電流誤差放大器之增益k1加以設計。



圖 3.2 逆變器之電流控制迴路: (a)d 軸, (b)q 軸

#### 3.3 電壓迥路設計

直流電壓控制的目的在維持功率平衡,亦即前級電路傳送過來的功率 可與逆變器饋入市電之功率平衡。因此去除穩態之直流工作點後,電 壓迴路之等效小信號電路模型可表示如圖 3.3 (a)所示,亦即逆變器可 視為一電流源 I_a的小信號值對直流電容充電。 交流側之瞬時功率可表示為:

 $P_{ac} = V_{\alpha}I_{\alpha} + V_{\beta}I_{\beta} = V_{s(p)}\sin\omega t \cdot Im\sin\omega t + V_{s(p)}\cos\omega t \cdot Im\cos\omega t \quad (3.3)$ 其中  $V_{s(p)}$ 為 dq 軸峰值電壓,  $I_m$ 為 dq 軸峰值電流。利用三角函數關係 上式可簡化為:

$$P_{ac} = V_{s(p)}I_m \tag{3.4}$$

將電流源反應至直流側如圖 3.3(b),假設逆變器效率為 100%,此時輸入功率  $P_{ac}$ 等於輸出功率  $P_{dc}$ :

$$P_{dc} = P_{ac} \tag{3.5}$$

又直流側功率可表示為:

$$P_{dc} = V_d I_d \tag{3.6}$$

因此

$$V_d I_d = V_{s(p)} I_m \tag{3.7}$$

$$I_{d} = \frac{V_{s(p)}I_{m}}{V_{d}} = K_{dc}I_{m}$$
(3.8)

$$\widetilde{V}_d = \widetilde{I}_d \frac{1}{sC} \tag{3.9}$$

由圖 3.3(b)可得直流側電流源對直流電壓之轉移函數如下:

$$\frac{\widetilde{V}_d}{\widetilde{I}_m} = \frac{K_{dc}}{sC}, \quad K_{dc} = \frac{V_{s(p)}}{V_d}$$
(3.10)



(a)

66



圖 3.3 電壓迴路: (a)dq 軸等效電路, (b)轉換至直流側等效電路

#### 直流電壓迴路控制器設計

根據(3.8),可設計直流電壓控制方塊圖如圖 3.4,其中 k_v及 k_s分別為 電壓及電流之感測增益,將感測增益與(3.10)結合可得(3.11):

$$H_{dc}(s) = \frac{k_{\nu}k_{dc}}{k_{\nu}Cs}$$
(3.11)



電壓控制器即可根據圖 3.4 之迴路增益來設計,由於三相整流器直流 電壓無低頻漣波,無須 LPF(低通濾波器)用以衰減電壓 120Hz 或 360Hz 之低頻漣波成份以降低電流命令之失真度,因此控制器使用 比例積分控制器(PI Controller),其控制器轉移函式如下:

$$G_{\nu} = \frac{k(s+z)}{s} \tag{3.12}$$

(3.11)與(3.12)之頻率響應如圖 3.5 所示, $\omega_c$  為系統之零交越頻率頻 寬,  $G_v$ 之零點選擇必須使得  $G_v H_{dc}$ 在額定負載下零交越頻率 $\omega_c$ 之斜 率為-20db/ decade,依前述條件可設計零點 z 與比例增益常數 k。

## G≝INSTEK



#### 3.4 鎖相迴路設計

所提逆變器鎖相迴路架構如圖 3.6 所示,其利用市電電壓( $V_{sa}$ ,  $V_{sb}$  及  $V_{sc}$ )經過  $abc-\alpha\beta$  軸轉換後得到二信號  $V_msin(\omega t)$ 與- $V_mcos(\omega t)$ 。二信號 再與其後產生之同步信號  $cos(\omega_1 t)$ 與  $sin(\omega_1 t)$ 分別相乘後相加得到:

#### $e = V_m \{ \sin(\omega t) \cos(\omega_1 t) - \cos(\omega t) \sin(\omega_1 t) \}$ (3.13)

(3.13)指出,若 $\omega = \omega_1$ 則(3.13)等於零,因此可以利用此條件設計鎖相 迴路控制器。信號 e 經過一比例積分器(PI)後得到一頻率修正信號  $\Delta \omega$ ,再與原設定頻率 $\omega_0$ (=377)相加後得到一頻率 $\omega_1$ , $\omega_1$ 再經過積分 後得到一角度信號 $\theta$ , $\theta$ 再經過一 $0~2\pi$ 之區間限制器後查閱 Sin()表 (Sine table)與 Cos()表(Cosine table)得到  $cos(\omega_1 t)$ 與 $sin(\omega_1 t)$ 信號。藉 由比例積分調整可以使誤差 e 為零,達到鎖相目地,亦即  $\omega = \omega_1$ 。



3.5 系統之模擬驗證

本實驗以如下規格 250W 之逆變器來驗證上述各式控制方法:

DC Voltage  $V_d = 100V$ AC Voltage  $V_{LL} = 50V_{rms}$  $F_s = 18 \text{kHz}, V_{tri} = 10V_{pp}$  (PWM 三角波振福)  $C_d = 330 uF$  (直流鏈電容) L = 1mHC = 10 uF $K_s = 0.3$  (current sensing factor)  $K_v = 0.01$  (AC voltage sensing factor)  $K_v = 0.02$  (DC voltage sensing factor)

控制迴路設計之 Matlab 程式如下

% Three-phase Stand-alone Inverter clear; clc; PI=3.1416; Vd=100; VLL=50; Vs = 50/1.732;Vsp = 1.5 * Vs * 1.414; L=0.6e-3; C=660e-6; vtm=5; kpwm=(Vd/2)/vtmks=1/3.375 kv=1/100 kdc = Vsp/Vd;fs=18e3;

% Voltage Loop Design % Gv = k3(s+z)/s% LPF = p/s+p uv = 2 * PI * 20 z = 30p = 7.23e3 * 2 * PI tuv = 1/znumHdc = kv*kdc/(ks*C); denHdc=[10]; Hdc=tf(numHdc,denHdc); Hdcr = freqresp(Hdc, uv); Gc = 1/abs(Hdcr);numGv1= [1 z]; denGv= [1 p 0]; Gv1 = tf(numGv1, denGv); Gv1r = freqresp(Gv1, uv); K3r = 1 / (abs(Hdcr) * abs(Gv1r)); K3 = K3r/pnumGv = K3r * numGv1;Gv = tf(numGv, denGv); GvHdc = series(Gv, Hdc); bode(Hdc,Gv,GvHdc); grid;

```
計算結果如下=>
ks = 0.2963
kv = 0.0100
uv = 125.6640
z = 30
p = 4.5428e+004
```
tuv = 0.0333

K3 = 3.9038

電壓迴路波德圖如圖 3.7 所示。



圖 3.7 電壓迴路波德圖

# 電路模擬

逆變器規格	• DC Voltage $V_d = 100V$
	• AC Voltage V _{LL} = 50Vrms 、頻率 60Hz
	• $F_s = 18 \text{kHz}$ , $V_{tri} = 10 V_{pp}$ (PWM), $C_d = 330 \text{uF}$ , $L = 1 \text{mH}$ , $C = 10 \text{uF}$
	• $K_s = 0.3$ (current sensing factor) ,
	• K _v = 0.01 (AC voltage sensing factor)
	• K _v = 0.02 (DC voltage sensing factor)

### PSIM 模擬

根據上述參數所建制之模擬電路如圖 3.8 所示,模擬結果如圖 3.9 所示。



圖 3.8 三相 Grid-connected 模擬電路



圖 3.9 三相 Grid-connected 模擬結果

# SimCoder 程式規劃及電路模擬

以 SimCoder 建立之三相 Grid-connected 逆變器模擬電路如圖 3.10 所示,模擬結果如圖 3.11 所示。



圖 3.10 以 SimCoder 建立之三相 Grid-connected 逆變器模擬電路



圖 3.11 以 SimCoder 建立之三相 Grid-connected 逆變器模擬結果

實驗設備

本實驗所需設備如下:

PEK-130 一台

PEK-005A 一台

PEK-006 一台

PTS-3000 一台(其中使用 GDS-2204E, PSW160-7.2, APS-300, GPL-300A)

PC一台

## 實驗步驟

實驗接線圖如圖 3.12,請依此圖完成接線。



圖 3.12 實驗三接線圖

接線完畢後,先確認 PEK-130 開關為 OFF,之後開啟 PEK-005A 的開 關,開啟後 DSP 的紅色顯示燈亮起,如圖 3.13,此時表示 DSP 電源 正常。



圖 3.13 DSP 正常工作畫面

將"PEK-130_Lab3_V11.0.3"程式燒入 DSP 中,請依照附錄 B(燒錄流 程)進行燒錄,再請依照附錄 C(RS232 連線)進行連線。 將示波器探棒分別接至 Vo-AB, Vo-BC, Vo-CA 上,如圖 3.14



圖 3.14 示波器探棒接線圖

PSW160-7.2 設定為電壓 110V、電流 1A,GPL-300A 電源開啟後, Three Phase Load 設定為 Resistance Load,1TS,2TS 設定為 OFF, 3TS 設定為 ON,此時為空載,如圖 3.15。



圖 3.15 PSW 160-7.2 與 GPL-300A 設定圖

APS-300 電源開啟後,設定頻率為 60Hz,模式為 3P4W,輸出電壓為 28.86V,如圖 3.16 所示



#### 圖 3.16 APS-300 設定圖

設定完畢後, PSW 與 APS-300 電源輸出後, 再將 PEK-130 開關開 啟。

實驗結果

(1) 空載

三相電壓輸出 Vo-AB、Vo-BC、Vo-CA 的量測波形如圖 3.17,在空 載條件下,PSW 輸出功率為 100W,此時因沒有負載,故所有能量 須由 APS-300 吸收,可以看到 APS 功率為單相-30.5W(負號表吸收 能量)三相總功率為 -30.5W*3= -91.5W,與 PSW 輸出功率相符(考量 元件損耗),如圖 3.18



3.18 空載下 PSW 與 APS-300 的功率狀態

#### (2) 半載(20 Ohm)

1TS,3TS 設定為 ON, 2TS 設定為 OFF, 如圖 3.19,此時負載為半載



在半載條件下,PSW輸出功率為100W,此時負載為半載(125W),因PSW輸出功率不能滿足負載的需求,故APS-300須提供25W以維持系統的功率平衡,可以看到APS功率為單相11.2W,三相總功率為11.2W*3=33.6W(考量元件損耗),如圖3.20



3.20 半載下 PSW 與 APS-300 的功率狀態

(3) 滿載(10 Ohm)

1TS,2TS,3TS 設定為 ON,如圖 3.21,此時負載為滿載

圖 3.21

GPL-300A 滿載設定



在滿載條件下,PSW 輸出功率為 100W,此時負載為滿載(250W), 因負載需求更大的功率,故 APS-300 須提供 150W 以維持系統的功率 平衡,可以看到 APS 功率為單相 51.6W,三相總功率為 51.6W*3= 154.8W(考量元件損耗),如圖 3.22



圖 3.22 滿載下 PSW 與 APS-300 的功率狀態

實驗完畢後,請先關閉 PEK-130,隨後再將 PSW 與 APS-300 及 GPL-300A 關閉。



變器

# 實驗目的

電路由於有三臂,因此也可用於單相 on-line UPS,本實驗將學習 UPS 之工作模式、Rectifier 及 Inveter 之電流迴路及電壓迴路控制器 設計、硬體規劃及 SimCoder 程式撰寫等。

## 實驗原理

4.1 電路架構

圖 4.1 所示之三臂式整流-逆變器電路可節省直流電容可以降低成本 外,其中間臂(COM-arm)電流為輸入電流與負載電流之差值,在 PFC 條件下僅需流通負載之虛功、諧波電流及補償轉換器本身損失 之小量實功成分,導通損亦較傳統為低。



圖 4.1 單相三臂式整流-逆變器電路架構

#### 4.2 電路模型

由圖 4.1 之三臂式整流-逆變器電路可以推得:

$$L\frac{dI_{A}}{dt} = V_{AN} - V_{BN} - V_{S}$$
(4.1)

$$L\frac{dI_{C}}{dt} = V_{CN} - V_{BN} - V_{O}$$
(4.2)

$$C\frac{dV_{o}}{dt} = I_{c} - I_{L}$$
(4.3)

各臂均採用 PWM 切換,控制電壓(*v*conA、*v*conB、*v*conC)分別與三角波 (vtri)比較以觸發三臂之開關,則(4.1)及(4.2)中各臂之輸出電壓可寫 為:

$$V_{iN} = (\frac{1}{2} + \frac{V_{coni}}{2V_{tm}}) Vd (i=A, B, C)$$
(4.4)

其中 vtm 為 PWM 三角波之振幅重新將(4.4)代入(4.1)、(4.2)可得:

$$L\frac{dI_A}{dt} = \frac{V_d}{2v_{tm}}v_{conA} - \frac{V_d}{2v_{tm}}v_{conB} - V_s$$
(4.5)

$$L\frac{dI_{\rm C}}{dt} = \frac{V_d}{2v_{tm}} v_{conC} - \frac{V_d}{2v_{tm}} v_{conB} - V_{\rm O}$$

$$\tag{4.6}$$

Þ

$$k_{pwm} = \frac{V_d}{2v_{m}} \tag{4.7}$$

(4.5)、(4.6)可重新表示為:

$$L\frac{dI_A}{dt} = k_{pwm}v_{conA} - k_{pwm}v_{conB} - V_s$$
(4.8)

$$L\frac{dI_{\rm C}}{dt} = k_{\rm pwm}v_{conC} - k_{\rm pwm}v_{conB} - V_{\rm O}$$
(4.9)

(4.8)、(4.9)顯示整流臂與逆變臂之輸出均受共同臂影響,若欲使二者 之切換不會產生交互作用,(4.8)及(4.9)必須解耦。一最簡單之解耦方 法為中間臂控制電壓之設定可為:

$$v_{conB} = -\frac{v_o}{2k_{pwm}} \tag{4.10}$$

如此(4.8)及(4.9)可以再表示為:

GWINSTEK

$$L\frac{dI_A}{dt} = k_{pwm}v_{conA} + \frac{v_o}{2} - V_s$$
(4.11)

$$L\frac{dI_{\rm C}}{dt} = k_{\rm pwm} v_{\rm conC} - \frac{v_{\rm o}}{2}$$
(4.12)

#### 4.3 整流器控制器設計

電流迴路控制器之設計可根據上述所推導之電路模型(4.11)進行,實際中間臂之 PWM 控制電壓乃依據(4.10)並利用負載電壓命令(v_{oc})產生:

$$v_{conB} = -\frac{v_{oc}}{2k_v k_{pwm}} \tag{4.13}$$

其中 k_v及 k_s分別為電壓及電流之感測比例。圖 4.2 所示為整流器之電 流迴路之控制方塊圖,其中電力電路部分乃根據(4.11)所繪,ks 為電 流之感測比例。電流控制迴路採用前向(feedforward)與迴授控制並 用,前向控制信號 v_{fR}利用輸入電壓之正常值(v_{sc})以及負載電壓之命 令(v_{oc})(經由 v_{conB}之設定)直接消除 V_s及 V_o/2 之擾動,如此電流迴授 控制器 k₁僅使用一比例(P)控制即可。輸入電流追蹤其命令之響應由 圖 4.2 可推知為:

$$\frac{i_{A}}{i_{A}^{*}} = \frac{\frac{L}{L}}{s + \frac{k_{pwm}k_{s}k_{1}}{L}} = \frac{u_{RI}}{s + u_{RI}}, \quad u_{RI} = \frac{k_{pwm}k_{s}k_{1}}{L}$$
(4.14)

其中 u_{RI}相當於電流迴路之頻寬,此處乃設計於切換頻率之 1/10。輸 入電流命令 i_A*乃由直流電壓迴路所產生,回授直流電壓(v_d)與直流電 壓命令(v_{dc})之誤差經由電壓控制器 G_v調整後得到一振幅信號 im,其 乘上一單位正弦波 sinot 後經反向得到 A 臂之電流命令(i_{Ac})。



圖 4.2 整流器電流迴路控制方塊圖

### **G**^wINSTEK

G。之設計必須推導直流電壓迴路之模型,可視整流器操作在單位功 因來推導,由於整流器之直流鏈提供(或承接)逆變器負載功率,並由 市電提供(或吸收)之電力,對於整流器及逆變器整合之兩級式電路, 直流側之小信號模型可視為一直流小信號電流(Ia)對直流電容充電即 可,如圖 4.3(a)所示。交流側之輸入功率為:

$$P_{ac} = V_{s(p)} \sin \omega t \cdot I_m \sin \omega t = \frac{V_{s(p)}I_m}{2} - \frac{V_{s(p)}I_m}{2} \cos 2\omega t$$
(4.15)  
=  $\overline{P}_{ac} + \widetilde{P}_{ac2}$ 

其中 V_{s(p)}及 I_m分別為輸入電壓及電流之峰值,(4.15)除了一直流項之 外亦包含一二次之諧波項,此二次諧波項將造成直流電壓二次之漣波 成份。直流側之平均功率等於交流側功率之直流項:

$$\overline{P}_{ac} = P_{dc} \tag{4.16}$$

將交流電流源反應至直流側可得圖 4.3(b)之等效電路,根據(4.16)可得:

$$\frac{V_{s(p)}I_m}{2} = V_d I_d \tag{4.17}$$

$$I_{d} = \frac{V_{s(p)}I_{m}}{2V_{d}} = k_{dc}I_{m}$$
(4.18)

由直流電流源 La對 Ca電容充電可得電壓迴路之模型為:

$$\frac{V_d}{I_m} = \frac{k_{dc}}{sC_d}, \ k_{dc} = \frac{V_{s(p)}}{2V_d}$$
(4.19)

根據(4.19)可得整流器直流電壓控制迴路方塊圖如圖 4.4(a)所示,電 壓控制器  $G_v$ 可根據圖 4.4(a)來設計,其中由於電流迴路頻寬較電壓 迴路頻寬要寬出非常多,因此可以將(4.14)之電流迴路響應簡化為等 於 1,因此  $i_m$ 至實際  $I_A$ 之電流振幅  $I_m$ 之增益即為電流感測比例  $k_s$ 之 倒數,電壓迴路  $H_{dc}$ 之波德圖可繪出如圖 4.4(b)所示。考慮直流電壓 具有二次漣波,為使市電電流命令為低失真,電壓迴路之頻寬必須遠 低於 120Hz 以衰減電壓之二次漣波,因此  $G_v$ 採用 type II 補償器(即 PI + Low-Pass)之設計方式,其波德圖如圖 4.4(b)所示,迴路之增益 (loop response) $G_vH_{dc}$ 之零交越頻率一般置於 20Hz(125.6rad/s)。



圖 4.3 整流器在單位功因下之 (a)等效電路 (b)直流側小信號等效電路



圖 4.4 整流器直流電壓控制迴路: (a)方塊圖, (b)波德圖

4.4 逆變器控制器設計

圖 4.5(a)所示為逆變器之電流迴路之控制方塊圖,其中電力電路部分 乃根據(4.12)所繪。電流控制迴路同樣的亦採用前向(feedforward)與 迴授控制並用,前向控制利用輸出電壓之命令(vo*/2)直接消除 Vo/2 之 擾動,如此電流迴授控制器 k1僅使用一比例(P)控制即可。輸入電流 追蹤其命令之響應由圖 4.5(a)可推知為:

$$\frac{i_{C}}{i^{*}_{C}} = \frac{\frac{k_{pwm}k_{s}k_{1}}{L}}{s + \frac{k_{pwm}k_{s}k_{1}}{L}} = \frac{u_{II}}{s + u_{II}} \cdot u_{II} = \frac{k_{pwm}k_{s}k_{1}}{L}$$
(4.20)

其中 u_{ll}相當於電流迴路之頻寬,此處乃設計於切換頻率之 1/10。 逆變器電流命令 ic*乃由電壓控制迴路所產生,電壓迴路之控制方塊 圖如圖 4.5(b)所示,其中電力電路部分乃根據(4.12)所繪。回授輸出 電壓(v_o)與電壓命令(v_o*)之誤差經由電壓控制器 G_vi調整後得到一信號 v_f, v_f再加上一前向控制信號 i₁後得到最終之電流命令(ic*)。前向控 制信號 iL 乃用以得抵消負載電流(l₁)對於電壓追蹤響應之擾動。電壓 命令(v_o*)乃由一振幅信號(v_m)乘上單位正弦波 sinot 所產生,為了使 輸出電壓具備良好之均方根值電壓調整率,振幅信號(vm)乃由電壓 均方根值的迴授信號(v_{ms})與均方根值命令(v_{msc})之誤差經由一PI形 式之誤差放大器(G_{Ml})所產生之誤差調整信號,加上原均方根值命令 所產生之振幅信號(vīzv_{msc})而得。如此之電壓控制迴路具備瞬時電壓 控制與均方根值電壓調整,確保輸出電壓為低失真且具良好之電壓調 整率。



89

## G≝INSTEK

(b)



圖 4.5 逆變器控制迴路方塊圖: (a)電流迴路, (b)電壓迴路

## 電路模擬

逆變器規格

#### • 負載(3段可切換) = 42 / 21 / 14 ohm

- AC Voltage = 40Vrms · 60Hz
- $F_s = 18 kHz$ ,  $V_{tri} = 10V_{pp}$  (PWM),  $C_d = 330 uF$ , L = 1mH, C = 10 uF
- $K_s = 0.3$  (current sensing factor),
- K_v = 0.01 (AC voltage sensing factor)
- K_v = 0.02 (DC voltage sensing factor)

#### PSIM 模擬

根據上述參數所建置之模擬電路如圖 4.6 所示,在線性負載下之模擬結果如圖 4.7 所示。



圖 4.6 三臂式單相整流器-逆變器模擬電路

# G≝INSTEK



圖 4.7 三臂式單相整流器-逆變器模擬結果

# SimCoder 程式規劃及電路模擬

以 SimCoder 建立之三臂式單相整流器-逆變器模擬電路如圖 4.8 所示,在線性負載模擬結果如圖 4.9 所示。



圖 4.8 以 SimCoder 建立之三臂式單相整流器-逆變器模擬電路



圖 4.9 以 SimCoder 建立之三臂式單相整流器-逆變器模擬結果

實驗設備

本實驗所需設備如下:

PEK-130 一台

PEK-005A 一台

PEK-006 一台

PTS-3000 一台(其中使用 GDS-2204E, APS-300, GPL-300A)

PC一台

### G≝INSTEK

### 實驗步驟

因為本實驗是在三相逆變器中使用單相輸入,所以 APS-300 與 GPL-300A 的單相端子須作如圖 4.10 的調整,修改後再依圖 4.11,完成此 實驗的接線。





圖 4.10(a) APS-300 端子調整 (b) GPL-300A 端子調整



圖 4.11 實驗四接線圖

接線完畢後,先確認 PEK-130 開關為 OFF,之後開啟 PEK-005A 的開 關,開啟後 DSP 的紅色顯示燈亮起,如圖 4.12,此時表示 DSP 電源 正常。



圖 4.12 DSP 正常工作畫面

將"PEK-130_Lab5_V11.0.3"程式燒入 DSP 中,請依照附錄 B(燒錄流 程)進行燒錄,再請依照附錄 C(RS232 連線)進行連線。 將示波器探棒分別接至 Vs-AB, Vo-BC, Io-A 與 Io-C 上,如圖 4.13



圖 4.13 示波器探棒接線圖

GPL-300A 電源開啟後, Single Phase Load 設定為 Resistance Load, 1SS 設定為 ON, 2SS 與 3SS 設定為 OFF,此時負載為 420hm, 如圖 4.14。

## G≝INSTEK

圖 4.14 GPL-300A 設定圖 (42ohm)



APS-300 電源開啟後,設定頻率為 60Hz,模式為 1P2W,輸出電壓為 40V,如圖 4.15 所示

圖 4.15 APS-300 設定圖



設定完畢後, APS-300 電源輸出後, 再將 PEK-130 開關開啟。

實驗結果

(1) 三臂式單相整流器-逆變器 線性負載

圖 4.16 為輸出電壓電流、輸入電壓電流的波形;因為電流的方向與 電流感測相反,所以我們需要將電流量測探棒反轉,如圖 4.17 所 示,黃色波形量測是輸入電壓 Vs-AB,綠色是輸入電流 Io-A(反轉), 粉紅色是輸出電流 Io-C(反轉),藍色是輸出電壓 Vo-BC。



以上測試負載為 420hm,也可切換成 210hm,如圖 4.18 所示,將 1SS 與 2SS 設定為 ON,3SS 設定為 OFF;圖 4.19 為輸出電壓電流、 輸入電壓電流波形(負載 210hm)。

## **G**^W**INSTEK**



也可切換成 14ohm,如圖 4.20 所示,將 1SS、2SS 與 3SS 設定為 ON;圖 4.21 為輸出電壓電流、輸入的電壓電流波形(負載 14ohm)。

圖 4.20 GPL-300A 設定圖 (14ohm)



## G≝INSTEK



將波形透過 RS232 回傳到電腦端,為了節省篇幅,以下將在電腦端 觀測到的波形只顯示負載為 140hm 之數據,如圖 4.22 所示為輸入電 壓  $V_{ac}$ 、輸入電流 I_s及直流電壓  $V_{dc}$ ,圖 4.23 所示為輸出電壓  $V_{out}$ 、 輸出電流 I_o及直流電壓  $V_{dc}$ ,圖 4.24 為 I_{oc}與 I_{occ}輸出電流命令追 蹤,圖 4.25 為 I_{oa}與 I_{oac}輸入電流命令追蹤,圖 4.26 為  $V_{o}$ 與  $V_{oc}$ 輸出 電壓命令追蹤。

圖 4.22

從 RS232 回傳輸入 電壓、輸入電流及 直流電壓圖



### **G**^W**INSTEK**

#### 實驗4單相三臂式整流逆變器

#### 圖 4.23

從 RS232 回傳輸出 電壓、輸出電流及 直流電壓



#### 圖 4.24

從 RS232 回傳控制 迴路之 loc 與 locc 輸 出電流命令追蹤



圖 4.25

從 RS232 回傳控制 迴路之 loa 與 loac 輸 入電流命令追蹤



## **G**^WINSTEK

圖 4.26

從 RS232 回傳控制 迴路之 Vo與 Voc輸 出電壓命令追蹤

		DSP Oscilloscope		- 🗆 ×
Port settings Serial port: 3 Baud rate: 115200 Parity check: None	· Test			
Operation mode     Continuous     Select output variables     Ail     PSM_VINIS     PSM_SI     PSM_SI     PSM_VINI     PSM_VINI     PSM_VINI     PSM_VINI     PSM_SI     Set input variables     Kp     1.3     K0     1.5				
Connect Disconne	t Pause	Immedade scale     Va       S ms/Div     •       Change Background     Sc       Save     Of       Help	iable PSM_Voc    PSM_Voc	Ver. PSM_Vo V M If N Once Define Level 0 * Delay 0 *

實驗結束後,關閉 PEK-130 啟動鈕,再將 GPL-300A 轉至 OFF 檔,而後關閉 APS-300。

(2) 三臂式單相整流器-逆變器 整流性負載

重複實驗步驟,其中調整 GPL-300A 的設定,將其轉至 Rectifier Load,1SS 設定為 ON,2SS 與 3SS 設定為 OFF,此時為 420hm 的 整流性負載,如圖 4.27 所示。



圖 4.28 為輸出電壓電流、輸入電壓電流波形,測試負載為 42ohm。

### **G**^W INSTEK



也可切換成 210hm,如圖 4.29 所示,將 1SS 與 2SS 設定為 ON,3SS 設定為 OFF,此時負載為 210hm;圖 4.30 為輸出電壓電流、輸入電 壓電流波形(負載 210hm)。



## **GWINSTEK**

也可切換成 14ohm,如圖 4.31 所示,將將 1SS、2SS 與 3SS 設定為 ON,此時負載為 14ohm;圖 4.32 為輸出電壓電流、輸入電壓電流 波形(負載 14ohm)。



將波形透過 RS232 回傳到電腦端看到的結果,如圖 4.33 所示為輸入 電壓  $V_{ac}$ 、輸入電流 I_s 及直流電壓  $V_{dc}$ ,圖 4.34 所示為輸出電壓  $V_{out}$ 、輸出電流 I_o 及直流電壓  $V_{dc}$ ,圖 4.35 為 I_{oc}與 I_{occ}輸出電流命令 追蹤,圖 4.36 為 I_{oa}與 I_{oac}輸入電流命令追蹤,圖 4.37 為 V_o與 V_{oc}輸 出電壓命令追蹤。

### **G**^W**INSTEK**

#### 實驗4單相三臂式整流逆變器

圖 4.33

從 RS232 回傳輸入 電壓、輸入電流及 直流電壓圖



#### 圖 4.34

從 RS232 回傳輸出 電壓、輸出電流及 直流電壓圖



#### 圖 4.35

從 RS232 回傳控制 迴路之 loc與 locc輸 出電流命令追蹤



## **G**^wINSTEK

圖 4.36

從 RS232 回傳控制 迴路之 loa 與 loac 輸 入電流命令追蹤



圖 4.37

從 RS232 回傳控制 迴路之 Vo與 Voc輸 出 2 電壓命令追蹤



實驗結束後,關閉 PEK-130 啟動鈕,再將 GPL-300A 轉至 OFF 檔, 而後關閉 APS-300。最後,請將 APS-300 與 GPL-300A 的輸出端子 修改回初始設設定,如圖 4.38。





(a) (b) 圖 4.37(a) APS-300端子復原 (b) GPL-300A端子復原


Three Phase Inverter	
F28335 Delfino control CARD	115
Gate Driver Power	
Gate Driver	117

#### Three Phase Inverter













#### **G**^W**INSTEK**



#### F28335 Delfino control CARD



#### Gate Driver Power



#### Gate Driver



# 附錄 B C code 燒錄流程

本附錄以 "PEK-550_Lab1_3P_SVPWM_Inv (50Hz)_V11.1.5_V1.1" 為例進行操作說明,步驟 如下。

操作步驟 1. 在 PSIM 程式中開啟數位電路檔案 "PEK-550_ Lab1_3P_SVPWM_Inv(50Hz)_V11.1.5_V1.1", 在"Simulate"下擊點"Generate Code", PSIM 會 自動生成 C Code,如下圖。



POINT- [D/PEK NEW PSIMPEK-550.V111.5/PEK-550.Lab1.V11.5/PEK-550.Lab1.19.SVP/I/II.1m/S6Hey.V111.5.V11.1C.coder.PEK-550.Lab1.19.SVP/I/II.1m/S6Hey.V111.5.V11.1	×
E File Edit Options Window Help	0
- D 📽 🖬 香 (X 🕸 臨 🗢 🕫 🕼 1999	
7/ This code is created by SimCoder Version 11.1.5.1 for F2833x Hardware Target	
// SmCoder is copyright by Powersim Inc., 2009-2018	
// Date: January 13, 2020 16-55:85	
#include <math.ko< td=""><td></td></math.ko<>	
Finclude "PS_bios.h"	
typedef float DefaultType;	
Promise Setsuriame() PS.VetSysteme() #define PWA IN CHECK // To lower PWA value setting time, comment out this line if PWA duty cycle values are strictly limited in the range	
interrupt void Task();	
void Task_10;	
constituinti 6 PSD Courflock = 150- // MHz	
exteen DefaultType fGbITheta:	
extern DefaultType fGblVcona1;	
extern DefaultType fGblVconb1;	
extern Defaultype (GDP/concl;	
extern DefaultType fGbIstart;	
rsi_mmen additionumintoutui SCI Data additionumintoutui SCI Data additionumintoutui	
liert6 a/cb/SribeAllow121 = {0.0.0.0.0.0.0.0.0.0.0}	
Unt16 aGbf5ciOwEnt[12] = (0,0,0,0,0,0,0,0,0,0,0);	
Uint16 nGblSciState = 0;	
Unit 6 aCb5cl0ateSet*[12] = (1,1,1,1,1,1,1,1,1,1); b-cl +Cb1+cl + Db1+cl + Db1+cl + Db1+cl + Db2+cl +	
Cone: = vuotestimiste = (vorte), (com, vuotes avoor(vorte), a. (com, zoonov), vorte, a. (com, zo	
#define PSC.SCI.INITIAL 0	
#define PSC_SCL_START 0x5000000	
#define PSC_SCLPAUSE 0x1000000	
#define PSC_SCLRESTART 0x2000000	
x	
こののかかな時間の「長」と「魚のの「原因」のからなるか」と注意の思想的ため」のの「たち	

 系統會在 PSIM 電路檔案所在的資料內,產生一 個與 PSIM 電路檔案相同檔名的資料夾,並將 C Code 與燒錄所需的相關檔案存放在此資料夾 內,如下圖

PEK-550_Lab1_3P_SVPWM_Inv(50Hz)_V11.1.5_V1.1 (C code)	2020/1/13下	午 01:54	檔案資料夾	
E PEK_Subcircuit_SVPWM_V11.1.5_V1.1	2019/8/9 下午	05:20	PSIM Document	14 KB
EK-550_Lab1_3P_SVPWM_Inv(50Hz)_V11.1.5_V1.1	2019/12/24 7	下午 02:19	PSIM Document	171 KB
PEK-550_Sim1_3P_SVPWM_Inv(50Hz)_V11.1.5_V1.1	2019/12/24 7	下午 02:18	PSIM Document	105 KB
2個 ^	修改日期	相开	+4	
191 FF	19 64 14 70	79 HL	Xa	
F2833x_Headers_nonBIOS	2020/1/13 下午 0	Windows 命令指	9 KB	
F28335_FLASH_Lnk	2020/1/13 下午 0	Windows 命令指	7 KB	
F28335_FLASH_RAM_Lnk	2020/1/13 下午 0	Windows 命令指	6 KB	
6 F28335_RAM_Lnk	2020/1/13 下午 0	Windows 命令指	4 KB	
🖬 passwords	2020/1/13 下午 0	ASM Source File	4 KB	
PEK_550_Lab1_3P_SVPWM_Inv_50Hz_V11_1_5_V1_1	2020/1/13 下午 0	C Source File	13 KB	
PEK_550_Lab1_3P_SVPWM_Inv_50Hz_V11_1_5_V1_1	2020/1/13 下午 0	Altium Embedde	5 KB	
PS_bios	2020/1/13 下午 0	C/C++ Header File	22 KB	
🔐 PsBiosRamF33xFloat	2018/7/25 上午 0	Altium Library	631 KB	
🔐 PsBiosRomF33xFloat	2018/7/25 上午 0	Altium Library	636 KB	
🗃 rts2800_fpu32_fast_supplement	2013/1/16 下午 0	Altium Library	17 KB	

3. 開啟 CCS,在"Project"下,擊點"Import Legacy CCSv3.3 Projects",如下圖。

workspace_v7 - CCS Edit - Code Composer Studio			
File 1 View Navgate	Proj	ect Run Scripts Window Help	
📑 🗝 😨 🗳 🗸 🖉	Ĩ	New CCS Project	
	<b>6</b>	New Energia Sketch	
Project Explorer 🔀		Examples	
	010	Build All	Ctrl+B
		Build Configurations	+
		Build Working Set	+
		Clean	
		Build Automatically	
		Show Build Settings	
	<u>i</u>	Import CCS Projects	
(2) <b>L</b> >		Import Legacy CCSv3.3 Projects >	
		Add Files	
		RTSC Tools	+
	<b>Ø</b> ,	Import Energia Sketch	
	=	Import Energia Libraries	
		Properties	

在"Select a project file"中,擊點"Browser",尋找 C Code 所在的資料夾並選取副檔名為.pjt 的檔案,如下圖。

import Legacy CCS Project	cts	_ D <mark>_ X</mark>
Select Legacy CCS Project Select a legacy CCS project	t or a directory to search for projects.	
<ul> <li>Select a project file:</li> </ul>	D:\PEK NEW PSIM\PEK-550_V11.1.5\PK	Browse
Select search-directory:		Browse
Copy projects into work	space	Select All Deselect All
Create a subfolder for a s	or each project or each Eclipse project (recommended)	
?	ack Next > Einish	Cancel

# **G***<b>EINSTEK*



選擇"Copy projects into workspace"後,擊點"Next"後,再擊點"Finish",即可將 C Code 導入到 CCS 程式中,如下圖。

👬 Import Legacy CCS Projec	ts	_ <b>D</b> _ X
Select Legacy CCS Project Select a legacy CCS project	or a directory to search for projects.	
Select a project file:	D:\PEK NEW PSIM\PEK-550_V11.1.5\PEK	B <u>r</u> owse
Select search-directory:		Browse
Discovered legacy projects:		
		Select All
		Deselect All
<u>א</u> לא וו		
Opy projects into work	space	
Create a subfolder f	or each project 2 or each Eclipse seglect (recommended)	
	V	
? < <u>B</u>	ack Next > Finish	Cancel

# GWINSTEK

Import Legacy CCS Projects	-			
elect Compiler Select a compiler version for e	ach migrated p	roject.		
Project	Device Fa	Compiler		Edit
PEK_550_Lab1_3P_SVPW	➡ C2000	16.9.3.LTS		
		(	3	
? < <u>B</u> ack	<u>N</u> ext		nish	Cancel
(?)     (Back     Import Legacy CCS Projects	( <u>N</u> ext		nish	Cancel
(?) < Back     Import Legacy CCS Projects     elect Compiler     Select a compiler version for e	ach migrated p	> E	nish	Cancel
A gack  Import Legacy CCS Projects  Relect Compiler  Select a compiler version for e  Project  Project Project  Project  Project  Project  Project  Project  Project Proj	ach migrated p Device Fa	> E roject. Compiler 16.9.3.LTS	nish	Cancel
A gack     Import Legacy CCS Projects     ielect Compiler     Select a compiler version for e     Project     Project     PEK_550_Lab1_3P_SVPW	ach migrated p Device Fa	> E	nish	Cancel
	ach migrated p Device Fa C2000 your attention v e'project.log' f	> E	nish red while r of each pu	Cancel
A gack     Import Legacy CCS Projects     Select a compiler version for e     Project     Project     Project     Import Legacy CCS Projects     Issues that may require y     project(0). Please see th	ach migrated p Device Fa C2000	> E	nish red while of each pu	Cancel
	ach migrated p Device Fa C2000	> E	nish red while	Cancel
A geck     A geck	ach migrated p Device Fa C2000 your attention v e 'project.log' f	> E	red while	Cancel

- 選取 C Code 檔案後,在 "Project" 下選 擇 "Properties",設定如下:
  - (1) 在 Main 中 Variant 選取"2833X Delfino 中的 TMS320F28335"
  - (2) 在 Main 中 Connection 選取"Texas Instruments XDS100v1 USB Debug Probe"
  - (3) 在 Main 中 Linker command file 選取"none"
  - (4) 在 Products 中將 XDAIS 取消選擇 (如果你的 CCS 版本無此選項,則不須理會)





Properties for PEK_550_Lab1_3P_SV	PWM_Inv_50Hz_V11_1_5_V1_1	
type filter text	General	⇔ • ⇔ • •
Inservice Ceterral Litud Consolution Consolution Noticed Cystom Noticed Cystom Advanced Cystom Advanced Cystom C2000 Liteler C2000 Liteler	Configuration [_FlashParnPoleses [Active]	•) Manage Configurations Select All Reselect All
③ Show advanced settings		Corcel

 設定完畢後,擊點"Build",進行編譯。編譯結 束,如無 Errors,代表此程式可進行燒錄, Warnings 不影響燒錄,可忽略。



將 PEK-006 分別連接到 PC 與 PEK 模塊上,之後擊點 "Debug",進行燒錄。







 
 燒錄結束後,擊點"Terminate",並移除 PEK-006,如此即完成燒錄程序。



 如需刪除檔案,選取 C Code 檔案後,在 "Edit" 下選擇 "Delete",勾選"Delete project contents on disk"後,擊點"OK"後完成。

🐨 working	ece_v7 - CCS Edit - Co	ode Composer Studio	
Fig Ed	it Vie Navigate	(1) Run Scripts Window Help	
	Undo	Ctrl+Z + 🕞 🛛 🏷 🔶 🖛 🖒	*
\$	Redo	Ctrl+Y	
P d	Cut	Ctrl+X	
1 4	Сору	Ctrl+C	ridsfirkdfirkeledsej
ß	Paste	Ctrl+V	
X	Delete	Dal te 2	
	Select All	Ctrl+A	
	Delete	CtduE	
	Find/Replace	Cm+r	
🐨 Dele	te Resources		- 0 <b>X</b>
Projec C:\Use	Are you sure you wan 'PEK 550 Lah1 3P St lete project contents o it location: ers\and1!!!!\worthac 3	t to remove project (PVM Inv 50Hz V11 1.5 V1 1' from the n disk (cannot be undone) e_v7\PEK_550_Lab1_3P_SVPWM JMg0Hz Preview > OK	workspace? V11_1_5_V1_1 Cancel

# **竹錄 C RS232** 連線

- 操作步驟
- 將 PEK-005A 接至 PEK 模塊,確保 DSP 工作狀 態正常。



 將 RS232 一端連接至電腦 PC,另一端接到 PEK 的 RS232 端□。



3. 開啟電腦的裝置管理員,確認 RS232 所使用的連接埠(COM)位置。



4. 開啟 PSIM 程式,點選上方選單 Utilities 中 DSP Oscilloscope 選項。



- 5. Port settings 的設定如下:
  - Serial port 選取 RS232 所使用的連接埠 (COM)位置。
  - (2) Baud rate 設定為 115200。
  - (3) Parity check 設定為 None。

## **G**^WINSTEK

Select dy variables  Al variables  Sector yariables  Update Al  Timbase cole  Variables  Tropper  Tandae  Variables  Var	DSP Org/Beneryk Port settings Senia port 13 Pest Bakar Abie: 11520 Tathr y deck, None - Optimise code - Continuous C Super-Intel	
Cornect Discorrect Pause Save Offset - Level -	Select dupt visibles  Al visibles  Selected vanibles  Selected vanibles Selected vanibles  Selected vanibles  Selected vanibles  Selected vanibles  Selected vanibles  Selected vanibles  Selected vanibles  Selected vanible	No Data       No Data       Timebase scale       Variables       Timebase scale       Variables       Sale       Sale       Othoge Background       Sale       Othoge Total Sale       Sale       Office

6. 設定完成後點選 Connect 進行 RS232 連線。



7. 正確連線後,即可看到 PSIM 電路內所規劃的 output variables 與 input variables。

